



MINISTÉRIO DA EDUCAÇÃO
INSTITUTO FEDERAL DE EDUCAÇÃO, CIÊNCIA E TECNOLOGIA DO
RIO GRANDE DO NORTE - CAMPUS CURRAIS NOVOS
CURSO SISTEMAS PARA INTERNET
DISCIPLINA ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES
PROF. DIEGO PEREIRA



ATIVIDADE AVALIATIVA EXTRA – BIMESTRE 02

NOME _____

NOTA _____

NOME _____

Capítulo 04 - Memória Cache

- 01 Quais são as diferenças entre acesso sequencial, acesso direto e acesso aleatório?
- 02 Qual é o relacionamento geral entre tempo de acesso, custo de memória e capacidade?
- 03 Como o princípio de localidade se relaciona com o uso de múltiplos níveis de memória?

Capítulo 05 – Memória Interna

- 04 Qual a diferença entre DRAM e SRAM em termos de aplicação?
- 05 Qual a diferença entre DRAM e SRAM em termos de características como velocidade, tamanho e custo?
- 06 Como é interpretada a palavra síndrome para o Código de Hamming?

Capítulo 06 – Memória Externa

- 07 Como os dados são gravados e lidos em um disco magnético?
- 08 Que características comuns são compartilhadas por todos os níveis de RAID?

Capítulo 07 – Entrada e Saída

- 09 Quais são as principais funções de um módulo de E/S?
- 10 Quando ocorre uma interrupção de dispositivo, como o processador determina qual dispositivo emitiu a interrupção?
- 11 Quando um módulo de DMA toma o controle do barramento, e enquanto ele retém o controle do barramento, o que o processador faz?