****

**ALUNO(A):**

**TURMA: TECNOLO. REDES**

**1º BIMESTRE**

**DATA: \_\_\_ / \_\_\_ / 201620165**

**EXERCÍCIO PARA AVALIAÇÃO**

**PROFESSOR JEAN GALDINO**

**INSTRUÇÕES:**

* RESPONDAS AS QUESTÕES ABAIXO DE ACORDO COM O QUE FOI APRESENTADO NAS AULAS PELO PROFESSOR E PELOS GRUPOS DOS SEMINÁRIOS.
* UTILIZEM AS APRESENTAÇÕES NA PÁGINA DOCENTES.

**QUESTÕES:**

1. **DIFERENCIE Compilador x Interpretador**
2. **O QUE SIGNIFICA Modos de Endereçamentos**
3. **Fale sobre a implementação monociclo**
4. **Fale sobre a implementação multiciclo**
5. **Complete:**

**Visão Monociclo x Multiciclo**

**Monociclo: busca -> \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ -> executa**

**Multiciclo: \_\_\_\_\_\_\_\_\_\_\_ e atualiza pc -> decodifica e lê registro -> \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ -> acessa memoria -> escreve registro**

1. **De acordo com a explicação abaixo:**

**Tempo de CPU = (Instr/Prog) x (CPI) x (Segundos/Clock)**

**Depende de: Algoritmo, Linguagem, Compilador, ISA, tudo isto afeta o número de instruções.**

**Estamos falando de:\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

1. **Diferencie processadores RISC de CISC?**
2. **Comente sobre o Modo Real e o Modo Protegido dos processadores**
3. **O que é uma Via de Dados?**
4. **Defina ponto fixo e ponto flutuante**
5. **Comente sobre as Soluções MIPS (microprocessador sem estágios interligados de pipeline)**
6. **De exemplos de Overflow**
7. **Quais os COMPONENTES CLÁSSICOS DAS VIAS DE DADOS E CONTROLE?**